

[Inicio](#) > [Archivos](#) > [Vol 13 edición especial 1 \(1997\)](#) > [Artículos](#)

Interfaz computadora personal-tarjeta multiparamétrica con base en el circuito integrado ispLSI1016

Tecnología

en marcha

VOLUMEN 13 - N° Especial 1997

ISSN 0379-3982



la tecnología nuclear

Usos pacíficos de



Instituto Tecnológico de Costa Rica

PDF

Publicado nov 17, 2016

Juan F. Osorio-Deliz
René B. Toledo-Acosta
Eduardo Arista-Romeu

Resumen

Se describe el diseño y características principales del circuito interfaz de una tarjeta multiparamétrica de adición a microcomputadora IBM o compatible de 16 bits, el cual contiene dos canales de comunicación de acceso directo a memoria y puerto bidireccional entre la tarjeta y la computadora, un controlador de interrupciones, un registro de direcciones programable, un registro de dirección de arranque con tarjeta, un conmutador digital de 4 canales, así como la lógica de descodificación del 80C186 y de la computadora. El circuito fue diseñado con base en dos dispositivos lógicos programables ispLSI1016, lo cual permitió disminuir drásticamente la cantidad de componentes utilizados, obtener un diseño más flexible en menos tiempo y de mejores características.

Cómo citar

Osorio-Deliz, J., Toledo-Acosta, R., & Arista-Romeu, E. (2016). Interfaz computadora personal-tarjeta multiparamétrica con base en el circuito integrado ispLSI1016. *Revista Tecnología En Marcha*, 13, Pág. 131-133. Recuperado a partir de http://181.193.125.13/index.php/tec_marcha/article/view/2857

FORMATOS DE CITACIÓN ▾

Número

[Vol 13 edición especial 1 \(1997\)](#)

Sección

Artículos

Por este medio certifico que el artículo que presento a la revista *Tecnología en Marcha*, publicada por la Editorial Tecnológica de Costa Rica, no ha sido divulgado en ninguna de sus versiones previas, y me comprometo a no someterlo a consideración de otra publicación mientras esté en proceso de dictamen en *Tecnología en Marcha*, ni posteriormente, en caso de ser aceptado para publicación.

Además, declaro que el texto es original y que sus contenidos son producto de mi directa contribución intelectual. Todos los datos y referencias a materiales ya publicados están debidamente identificados con su respectivo crédito e incluidos en las notas bibliográficas.

Asimismo, asumo el compromiso sobre cualquier litigio o reclamación relacionada con derechos de propiedad intelectual, exonerando de responsabilidad a la Editorial Tecnológica de Costa Rica.

En caso de que el artículo sea aprobado para su publicación, los autores conservan los derechos de autor y ceden a la revista el derecho de la primera publicación y pueda editarlo, reproducirlo, distribuirlo, exhibirlo y comunicarlo en el país y en el extranjero mediante medios impresos y electrónicos.

Además, se establece que los autores pueden realizar otros acuerdos contractuales independientes y adicionales para la distribución no exclusiva de la versión del artículo publicado en esta revista (p. ej., incluirlo en un repositorio institucional o publicarlo en un libro) siempre que indiquen claramente que el trabajo se publicó por primera vez en esta revista.



Este artículo está licenciado bajo [Creative Commons Attribution-NonCommercial-NoDerivs 3.0 Unported License](#).

Biografía del autor/a

Juan F. Osorio-Deliz

Centro de Estudios Aplicados al Desarrollo Nuclear (CEADEN), La Habana, Cuba.

René B. Toledo-Acosta

Centro de Estudios Aplicados al Desarrollo Nuclear (CEADEN), La Habana, Cuba.

Eduardo Arista-Romeu

Centro de Estudios Aplicados al Desarrollo Nuclear (CEADEN), La Habana, Cuba.

Artículos más leídos del mismo autor/a

- René B. Toledo-Acosta, Juan F. Osorio-Deliz, Eduardo Arista-Romeu, Reinaldo Pérez-Sánchez, Ernesto López-Torres, [Sistema multiparamétrico para la adquisición y procesamiento de datos nucleares con base en una computadora personal](#) , [Revista Tecnología en Marcha: Vol 13 edición especial 1 \(1997\)](#)
- Eduardo Arista-Romeu, Juan F. Osorio-Deliz, René B. Toledo-Acosta, [Controlador con base en el circuito integrado ispLS1016 para la utilización de una FIFO de TV en espectrometría](#) , [Revista Tecnología en Marcha: Vol 13 edición especial 1 \(1997\)](#)

INFORMACIÓN PARA AUTORES

[Instrucciones para publicar](#)
[Declaración de originalidad](#)
[Políticas editoriales](#)
[Revisión por pares](#)
[Proceso de evaluación](#)
[Cronograma de la revista](#)
[Comité editorial](#)
[Personal de la revista](#)
[Índice H y Citas](#)

ENVIAR UN ARTÍCULO

Idioma

[Español \(España\)](#)

[English](#)

[Português \(Brasil\)](#)



SUSCRÍBASE A LA REVISTA

Suscribirse

Platform & workflow by OJS / PKP

I= I= 1 . I= . NOTACION VALOR NODO TENSION (V) VA 5,43 VB 3,55 Circuito 1 R1 R2 2 4 + V1 + V2 R3 5 20 3 Nudo Va: . . 1 1 1 () () Nudo Vb: 1 1 () . 1
() . 1 1 Tomamos las ecuaciones del los nodos 1y2: 1 () 1 () . 1 1 Unas ves tenidas las ecuaciones resolvemos por el método de matrices: 1 []* + 1 . 1 1 *
+ VA=3.462 VB=3 VA+VB=10.38 Tabla de valores: R(Ω) I(A) V(V) 2 4.808 9.615 3. 1 1 1 1 () 1 Tomamos las ecuaciones del los nodos 1y2: 1 1 1 1 1
Método de matrices: 1 1 [1] [] 1 VA= VB= Circuito 4 I= + + =0 VA (- =0 VA () - 5V- =0 VA = 5V + =0 VB (- - + + VC (+) + 1 1 8 8 - || $\Delta s = | \Delta x = | \Delta y = | \Delta z$
= | VA = = 1 88V VB = = V VC = =